

A		B		C		D	
PCIE_TX2P	A1	EDPAUXN	B1	I2C1_SDA	C1	VCC5V0_HOST_EN	D1
PCIE_RX1_N	A2	EDP_HPD	B2	ADC_IN0	C2	HOST0_DM	D2
PCIE_RX1_P	A3	EDP_BKLT_EN	B3	PHONE_DET	C3	HOST0_DP	D3
PCIE_TX1N	A4	EDP_PWM0	B4	WIFI_LED	C4	HOST1_DM	D4
PCIE_TX1P	A5	EDP_VCC_EN	B5	SDIO0_CLK	C5	HOST1_DP	D5
PCIE_RX0_N	A6	GND	B6	SDIO0_CMD	C6	USB_HUB_EN	D6
PCIE_RX0_P	A7	VCC_SYS	B7	SDIO0_D0	C7	VCC5V0_HDMI	D7
PCIE_TX0N	A8	VCC_SYS	B8	SDIO0_D1	C8	PORT_HPD	D8
PCIE_TX0P	A9	TS1	B9	SDIO0_D2	C9	I2C3_SDA_HDMI	D9
PCIE_REF_CLK_N	A10	VCC_BAT-	B10	SDIO0_D3	C10	I2C3_SCL_HDMI	D10
PCIE_REF_CLK_P	A11	VCC_BAT+	B11	BT_HOST_WAKE_L	C11	HDMI_CEC	D11
PCIE_PERST_L	A12	VCC5V0_SYS	B12	WIFI_HOST_WAKE_I	C12	HDMI_TXCN	D12
PCIE_CLKREQ_L	A13	VCC5V0_SYS	B13	WIFI_REG_ON_H	C13	HDMI_TXCP	D13
SDMMC0_DET_L	A14	VBUS_TYPEC	B14	UART0_RXD	C14	HDMI_TX0N	D14
SDMMC0_D1	A15	VBUS_TYPEC	B15	UART0_TXD	C15	HDMI_TX0P	D15
SDMMC0_D0	A16	UART2DBG_TX	B16	UART0_CTS	C16	HDMI_TX1N	D16
SDMMC0_CLK	A17	UART2DBG_RX	B17	UART0_RTS	C17	HDMI_TX1P	D17
SDMMC0_CMD	A18	PWR_EN	B18	BT_REG_ON_H	C18	HDMI_TX2N	D18
SDMMC0_D3	A19	DP_PWR	B19	RTC_CLKO_WIFI	C19	HDMI_TX2P	D19
SDMMC0_D2	A20	RESET	B20	BT_WAKE_L	C20	USB3_DM	D20
4G_CHARGINT	A21	SDMMC0_PWR_H	B21	CAM1_RESET	C21	USB3_DP	D21
4G_TEST	A22	POWER_KEY	B22	MIPI_RX0_CLKN	C22	USB3_SSTXP	D22
4G_PWR_EN	A23	ADC_IN3	B23	MIPI_RX0_CLKP	C23	USB3_SSTXN	D23
MAC_CLK	A24	RECOVERY	B24	MIPI_RX0_D0N	C24	USB3_SSRXP	D24
PHY_PMEB	A25	AP_RST_ZIG	B25	MIPI_RX0_D0P	C25	USB3_SSRXN	D25
MAC_MDIO	A26	I2C2_SCL	B26	MIPI_RX0_D1N	C26	TYPEC0_VBUSDET	D26
MAC_MDCLK	A27	I2C2_SDA	B27	MIPI_RX0_D1P	C27	TYPEC0_RX1N	D27
PHY_RST	A28	I2C_SCL_PMIC	B28	I2C4_SDA	C28	TYPEC0_RX1P	D28
PHY_TXEN	A29	I2C_SDA_PMIC	B29	I2C4_SCL	C29	TYPEC0_TX1P	D29
PHY_TXD3	A30	SPDIF_TX	B30	CAM2_RESET	C30	TYPEC0_TX1N	D30
PHY_TXD2	A31	RTC_INT	B31	MIPI_TX/RX_CLKN	C31	TYPEC0_DP	D31
PHY_TXD1	A32	TP_DET	B32	MIPI_TX/RX_CLKP	C32	TYPEC0_DM	D32
PHY_TXD0	A33	I2S1_LRCK_RX_BT_P	B33	MIPI_TX/RX_D0N	C33	TYPEC0_RX2N	D33
PHY_TXCLK	A34	I2S1_SCLK_BT_PCM	B34	MIPI_TX/RX_D0P	C34	TYPEC0_RX2P	D34
PHY_INT	A35	HP_NG	B35	MIPI_TX/RX_D1N	C35	TYPEC0_TX2P	D35
MAC_RXCLK	A36	I2S1_SDO0_BT_PCM	B36	MIPI_TX/RX_D1P	C36	TYPEC0_TX2N	D36
MAC_RXD3	A37	I2S1_SDI0_BT_PCM	B37	MIPI_LCD_BL	C37	TYPEC0_SBU1	D37
MAC_RXD2	A38	HP_WORK	B38	MIPI_LCD_EN	C38	TYPEC0_SBU2	D38
MAC_RXD1	A39	CHG_DET	B39	MIPI_BL_EN	C39	TYPEC0_ID	D39
MAC_RXD0	A40	TP_RST	B40	MIPI_RESET	C40	TYPEC0_SBU1_DC	D40
MAC_RXDV	A41	TP_INT	B41	MIPI_TX0_D3N	C41	TYPEC0_SBU2_DC	D41
EDP_TX3N	A42	PWM3_IR	B42	MIPI_TX0_D3P	C42	CHG_CC_INT_L	D42
EDP_TX3P	A43	SP_MUTE	B43	MIPI_TX0_D2N	C43	PCIE_PWR	D43
EDP_TX2N	A44	I2S0_SDI0	B44	MIPI_TX0_D2P	C44	PCIE_RX3_N	D44
EDP_TX2P	A45	I2S0_LRCK_TX	B45	MIPI_TX0_D0N	C45	PCIE_RX3_P	D45
EDP_TX1N	A46	I2S0_LRCK_RX	B46	MIPI_TX0_D0P	C46	PCIE_TX3N	D46
EDP_TX1P	A47	I2S0_SDO0	B47	MIPI_TX0_CLKN	C47	PCIE_TX3P	D47
EDP_TX0N	A48	I2S0_SCLK	B48	MIPI_TX0_CLKP	C48	PCIE_RX2_N	D48
EDP_TX0P	A49	I2S_CLK	B49	MIPI_TX0_D1N	C49	PCIE_RX2_P	D49
EDPAUXP	A50	I2C1_SCL	B50	MIPI_TX0_D1P	C50	PCIE_TX2N	D50